



ФЕДЕРАЛЬНАЯ СЛУЖБА  
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) ТИТУЛЬНЫЙ ЛИСТ ОПИСАНИЯ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ

(21)(22) Заявка: 2011120760/07, 23.05.2011

(24) Дата начала отсчета срока действия патента:  
23.05.2011

Приоритет(ы):

(22) Дата подачи заявки: 23.05.2011

(45) Опубликовано: 20.04.2012 Бюл. № 11

Адрес для переписки:

620002, г.Екатеринбург, ул. Мира, 19, УрФУ,  
Центр интеллектуальной собственности,  
Т.В.Марксу

(72) Автор(ы):

Либерман Яков Львович (RU)

(73) Патентообладатель(и):

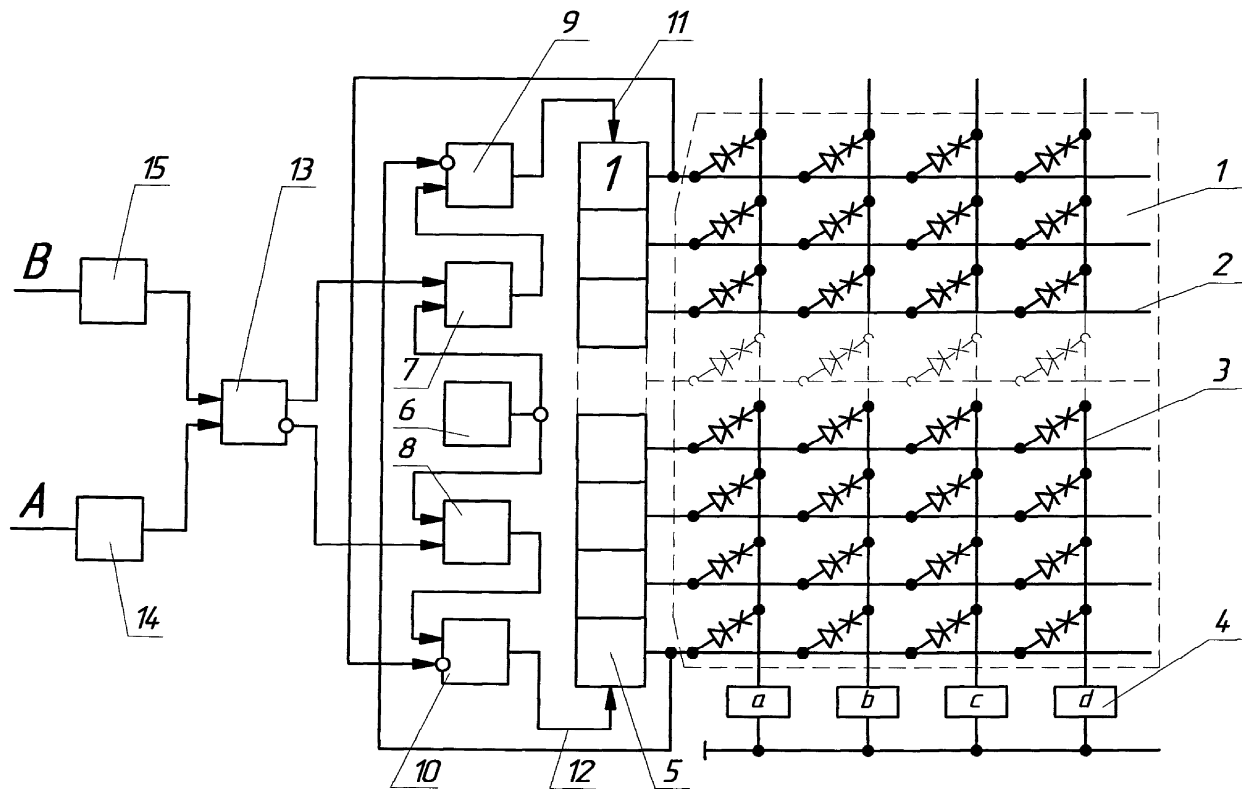
Федеральное государственное автономное  
образовательное учреждение высшего  
профессионального образования  
"Уральский федеральный университет имени  
первого Президента России Б.Н. Ельцина"  
(RU)

(54) КОНТРОЛЛЕР

(57) Формула полезной модели

Контроллер, содержащий программируемую логическую матрицу, выходы которой соединены с релейными исполнительными элементами, отличающийся тем, что он включает в себя реверсивный регистр сдвига, генератор импульсов, первый и второй логические элементы «И», первый и второй логические элементы «ЗАПРЕТ» и RS-триггер, выход генератора соединен с первым входом первого элемента «И» и с первым входом второго элемента «И», выход первого элемента «И» соединен с прямым входом первого элемента «ЗАПРЕТ», выход второго элемента «И» соединен с прямым входом второго элемента «ЗАПРЕТ», выход последней ячейки регистра соединен с инвертирующим входом первого элемента «ЗАПРЕТ», выход которого связан с шиной прямого сдвига регистра, выход первой ячейки регистра соединен с инвертирующим входом второго элемента «ЗАПРЕТ», выход которого связан с шиной обратного сдвига регистра, выходы регистра соединены со входами программируемой логической матрицы, прямой выход RS-триггера соединен со вторым входом первого элемента «И», инверсный выход RS-триггера соединен со вторым входом второго элемента «И», причем первый вход RS-триггера подключен к шине пуска контроллера, а второй вход RS-триггера подключен к шине его останова.

RU 115133 U1



RU 115133 U1