



**ФЕДЕРАЛЬНАЯ СЛУЖБА  
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ**

**(12) ТИТУЛЬНЫЙ ЛИСТ ОПИСАНИЯ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ**

(21)(22) Заявка: 2015119045/28, 20.05.2015

(24) Дата начала отсчета срока действия патента:  
20.05.2015

Приоритет(ы):

(22) Дата подачи заявки: 20.05.2015

(45) Опубликовано: 20.11.2015 Бюл. № 32

Адрес для переписки:

620002, г. Екатеринбург, ул. Мира, 19, УрФУ,  
Центр интеллектуальной собственности, Марк  
Т.В.

(72) Автор(ы):

Тягунов Геннадий Васильевич (RU),  
Цепелев Владимир Степанович (RU),  
Тягунов Андрей Геннадьевич (RU),  
Барышев Евгений Евгеньевич (RU),  
Поводатор Аркадий Моисеевич (RU),  
Вьюхин Владимир Викторович (RU)

(73) Патентообладатель(и):

Федеральное государственное автономное  
образовательное учреждение высшего  
профессионального образования "Уральский  
федеральный университет имени первого  
Президента России Б.Н. Ельцина" (RU)

**(54) УСТРОЙСТВО ДЛЯ ОПРЕДЕЛЕНИЯ ИНТЕНСИВНОСТИ СТРУКТУРНОЙ ПЕРЕСТРОЙКИ РАСПЛАВОВ ЖАРОПРОЧНЫХ СПЛАВОВ**

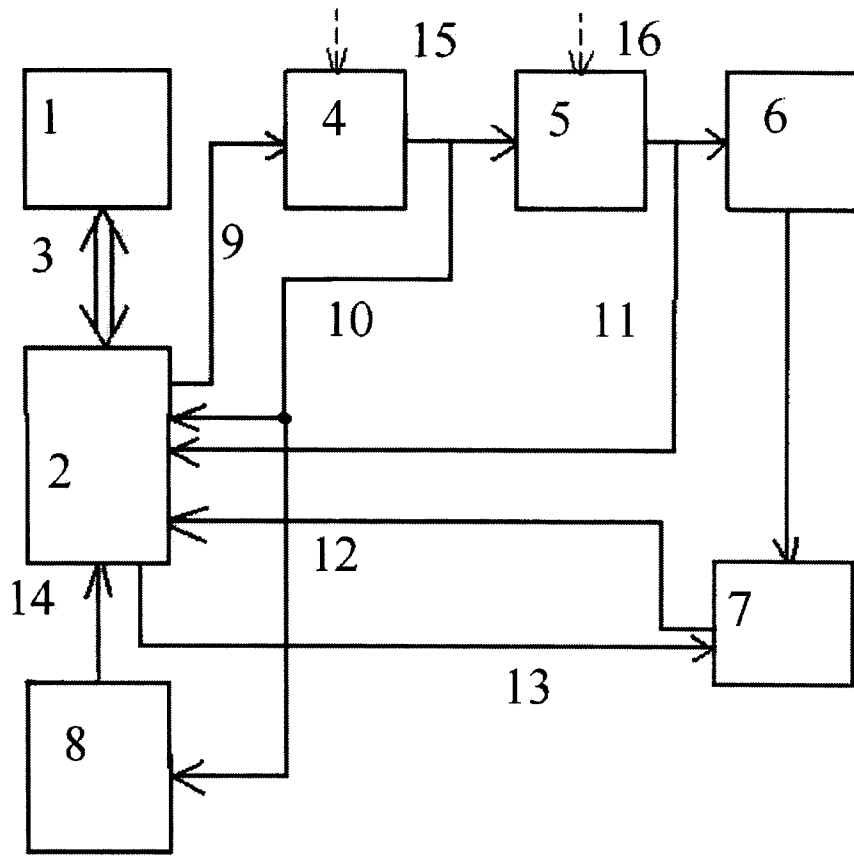
**(57) Формула полезной модели**

Устройство для определения интенсивности структурной перестройки расплавов жаропрочных сплавов, содержащее измерительную установку, а также компьютер, первый вход которого посредством шины данных соединен с измерительной установкой, первое дифференцирующее устройство, блок сравнения, первый выход компьютера соединен с первым входом первого дифференцирующего устройства, выход которого соединен со вторым входом компьютера и первым входом блока сравнения, на второй вход которого подключено регулируемое опорное напряжение, выход блока сравнения соединен с третьим входом компьютера, отличающееся тем, что в него введены буферный блок, счетчик импульсов, пиковый детектор, блок сравнения выполнен в виде двухвходового второго дифференцирующего устройства, выход которого соединен со входом буферного блока, выход которого соединен с первым входом счетчика импульсов, второй вход этого счетчика подключен ко второму выходу компьютера, а выход счетчика подключен к четвертому входу компьютера, ко второму входу первого дифференцирующего устройства подключено регулируемое пороговое напряжение, выход первого дифференцирующего устройства также подключен ко входу пикового детектора, выход которого подключен к пятому входу компьютера.

RU  
157157  
U1

RU  
157157  
U1

RU 157157 U1



RU 157157 U1