



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ
ГОСУДАРСТВЕННАЯ РЕГИСТРАЦИЯ ПРОГРАММЫ ДЛЯ ЭВМ

Номер регистрации (свидетельства):
2021667596

Дата регистрации: 01.11.2021

Номер и дата поступления заявки:
2021666199 18.10.2021

Дата публикации и номер бюллетеня:
01.11.2021 Бюл. № 11

Автор(ы):

Овчинников Андрей Владимирович (RU),
Еременко Вячеслав Игоревич (RU)

Правообладатель(и):

Федеральное государственное автономное
образовательное учреждение высшего
образования «Уральский федеральный
университет имени первого Президента России
Б.Н. Ельцина» (RU),
Акционерное общество
«Научно-производственное объединение
автоматики имени академика Н.А. Семихатова»
(RU)

Название программы для ЭВМ:

ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ ЛОГИЧЕСКОГО ПРОЕКТА ПЛИС (FPGA)

Реферат:

Программа логического проекта программируемой логической интегральной микросхемы FPGA радиочастотного измерителя координаты и скорости объектов с несущей частотой 77 ГГц предназначена для использования в составе модулей цифровой обработки сигнала для ближнего радара «Радар Б» АРВЦ.458239.001 и дальнего радара «Радар Д» АРВЦ.458239.002. В программе реализована обработка радиочастотного FMCW-сигнала, а именно первичных цифровых данных, получаемых от интегрированного приемопередатчика 77 ГГц. Программа выполняет следующие функции: прием цифрового сигнала от радиочастотной микросхемы; цифровая обработка сигнала с целью обнаружения объектов; формирование для выдачи в систему верхнего уровня информации об обнаруженных объектах; обеспечение технологического канала обмена для прошивки радиочастотной микросхемы. Тип ЭВМ: IBM PC-совмест. ПК. ОС: WINDOWS.

Язык программирования:

Verilog

Объем программы для ЭВМ:

158 КБ